



日 本 国 特 許 庁
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出 願 年 月 日

Date of Application:

2001年 2月 1日

出 願 番 号

Application Number:

特願2001-025155

[ST.10/C]:

[JP2001-025155]

出 願 人

Applicant(s):

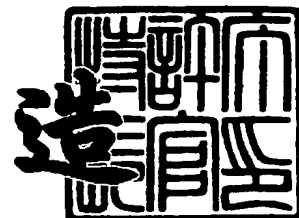
三洋電機株式会社

RECEIVED
APR 26 2002
7C 2800 MAIL ROOM

2002年 1月18日

特 許 庁 長 官
Commissioner,
Japan Patent Office

及 川 耕 造



出証番号 出証特2001-3116311

【書類名】 特許願

【整理番号】 KGA1010001

【提出日】 平成13年 2月 1日

【あて先】 特許庁長官殿

【国際特許分類】 H03G 11/08

【発明者】

 【住所又は居所】 大阪府守口市京阪本通2丁目5番5号 三洋電機株式会社
社内

 【氏名】 今井 克巳

【特許出願人】

 【識別番号】 000001889

 【氏名又は名称】 三洋電機株式会社

 【代表者】 桑野 幸徳

【代理人】

 【識別番号】 100107906

 【弁理士】

 【氏名又は名称】 須藤 克彦

 【電話番号】 0276-30-3151

【選任した代理人】

 【識別番号】 100091605

 【弁理士】

 【氏名又は名称】 岡田 敬

【手数料の表示】

 【予納台帳番号】 077770

 【納付金額】 21,000円

【提出物件の目録】

 【物件名】 明細書 1

 【物件名】 図面 1

 【物件名】 要約書 1

特2001-025155

【包括委任状番号】 9904682

【プルーフの要否】 要

【書類名】 明細書
【発明の名称】 対数増幅回路
【特許請求の範囲】

【請求項1】 入力信号が夫々供給された異なるゲインを有する複数の線形増幅器と、前記入力信号の複数の異なるレベルを検出し、当該個々のレベルに対応してレベル検出信号を出力するコンパレータ回路と、を備え、前記レベル検出信号を前記複数の線形増幅器に供給することにより、前記レベル検出信号に応じて前記複数の線形増幅器の中、いずれか1つの線形増幅器を動作させるように切り替えることを特徴とする対数増幅回路。

【請求項2】 請求項1に記載した対数増幅回路において、前記コンパレータ回路の出力するレベル検出信号に応じて、入力信号のレベルが大になるに従ってゲインのより小さい線形増幅器の出力に段階的に切り替えるように、前記検出信号を前記複数の線形増幅器に供給したことを特徴とする対数増幅回路。

【請求項3】 請求項2に記載した対数増幅回路において、前記コンパレータ回路は、入力信号がベースに供給された入力トランジスタと前記複数のレベルが参照レベルとしてベースに供給された複数の参照トランジスタとを含む差動増幅器と、前記入力信号のレベルと前記参照レベルとのコンパレート結果に応じて、前記参照トランジスタのベースに供給されるレベルを可変とするレベル可変手段と、を含み、前記入力信号のレベルに応じて、前記入力トランジスタ及び複数の参照トランジスタの中、いずれか1つのトランジスタにのみ電流を流し、この電流に応じた電流信号をレベル検出信号とすることを特徴とする対数増幅回路。

【請求項4】 請求項3に記載した対数増幅回路において、前記複数の増幅器は、一方のトランジスタのベースに入力信号が供給された差動トランジスタ対と、前記差動トランジスタ対へ電流を供給するための電流源トランジスタと、を含み、前記コンパレータ回路のレベル検出信号により前記電流源トランジスタへの電流供給を制御することにより、前記レベル検出に応じて前記複数の線形増幅器の中、いずれか1つの線形増幅器を動作させるようにしたことを特徴とする対数増幅回路。

【請求項5】 請求項1に記載した対数増幅回路において、入力交流信号を

直流検波する直流検波回路を含み、この直流検波回路の出力を前記複数の線形増幅回路及び前記コンパレータに供給することを特徴とする対数増幅回路。

【請求項 6】 請求項 5 に記載の対数増幅回路において、前記直流検波回路は、前記入力交流信号を全波整流する全波整流回路と、この全波整流回路の出力を平滑化する平滑回路と、を含むことを特徴とする対数増幅回路。

【請求項 7】 請求項 5 に記載した対数増幅回路において、前記コンパレータ回路の出力するレベル検出信号に応じて、入力信号のレベルが大になるに従って、ゲインの小さい線形増幅器の出力に段階的に切り替えるように、前記検出信号を前記複数の線形増幅器に供給したことを特徴とする対数増幅回路。

【請求項 8】 請求項 7 に記載した対数増幅回路において、前記コンパレータ回路は、入力信号がベースに供給された入力トランジスタと前記複数のレベルが参照レベルとしてベースに供給された複数の参照トランジスタとを含む差動増幅器と、前記入力信号のレベルと前記参照レベルとのコンパレート結果に応じて、前記複数の参照トランジスタのベースに供給されるレベルを可変とするレベル可変手段と、を含み、前記入力信号のレベルに応じて、前記入力トランジスタ及び複数の参照トランジスタの中、いずれか 1 つのトランジスタにのみ電流を流し、この電流をレベル検出信号としたことを特徴とする対数増幅回路。

【請求項 9】 請求項 8 に記載した対数増幅回路において、前記複数の増幅器は、一方のトランジスタのベースに入力信号が供給された差動トランジスタ対と、前記差動トランジスタ対に電流を供給するための電流源トランジスタと、を含み、前記コンパレータ回路のレベル検出信号により前記電流源トランジスタへの電流供給を制御することにより、前記レベル検出に応じて前記複数の線形増幅器の中、いずれか 1 つの線形増幅器を動作させるように切り替えることを特徴とする対数増幅回路。

【発明の詳細な説明】

【 0 0 0 1 】

【発明の属する技術分野】

本発明は、対数増幅回路に関する。対数増幅回路は入力信号を対数に圧縮して出力する回路であり、種々のアナログ電子回路に利用されている。本発明は、特

に温度依存性を除去した対数増幅回路に関するものである。

【0002】

【従来の技術】

従来の対数増幅回路として、ダイオードの順方向電圧 V_f と順方向電流 I_f が対数関係にあることを利用したものが知られている。図9に従来例の対数増幅回路の回路図を示す。図9中、演算増幅回路100 (operational amplifier) の反転入力端子-には抵抗 R を介して入力電圧 V_i が供給され、非反転入力端子+はアースに接続されている。またダイオード101は演算増幅回路100の負帰還ループに入れられている。ダイオード101の順方向電圧 V_f と順方向電流 I_f は次式のように対数関係にある。

【0003】

$$V_f = K \times \log (I_f / I_s) \quad \dots (1)$$

ここで、定数 K は、ボルツマン定数 k 、絶対温度 T 、電子の電荷 q 等によって決まる定数である。 I_s はダイオード101に逆方向電圧を加えたときの飽和電流である。

【0004】

また、演算増幅回路100の反転入力端子-はイマジナリーアース (imaginary earth) となるから、抵抗 R に流れる電流を I_i とすると、次式が成り立つ。

【0005】

$$I_i = V_i / R = I_f \quad \dots (2)$$

$$V_o = -V_f \quad \dots (3)$$

上記の(1)～(3)式から次式(4)が導かれる。すなわち、入力電圧 V_i を対数に変換した出力電圧 V_o を得ることができる。

$$V_o = -K \times \log (I_f / I_s) = -K \times \log (V_i / I_s \cdot R) \quad \dots (4)$$

【0006】

【発明が解決しようとする課題】

上述した構成の対数増幅回路によれば、図10に示すように横軸を対数スケールの入力電圧 V_i とし、縦軸を出力電圧 V_o とすると線形特性が得られる。

【0007】

しかしながら、式（４）において定数 K が大きな温度依存性を持つため、図１０に示すように温度によって出力電圧 V_o の感度が大きく変動してしまうという問題があった。

【 0 0 0 8 】

そこで、本発明は温度依存性を極力除去して、安定した動作を実現した対数増幅回路を提供することを目的とする。

【 0 0 0 9 】

【課題を解決するための手段】

本発明の対数増幅回路は、入力信号が夫々供給された異なるゲインを有する複数の線形増幅器と、前記入力信号の複数の異なるレベルを検出し、当該個々のレベルに対応してレベル検出信号を出力するコンパレータ回路と、を備え、前記レベル検出信号を前記複数の線形増幅器に供給することにより、前記レベル検出信号に応じて前記複数の線形増幅器の中、いずれか１つの線形増幅器を動作させるように切り替えることを特徴とする。

【 0 0 1 0 】

線形増幅器は温度依存性が小さいため、入力信号のレベルに応じて、複数の線形増幅器の中、いずれか１つの線形増幅器を動作させるように切り替えることにより、近似的に対数増幅回路の対数変換特性が得られると共に、温度依存性を極力除去した対数増幅回路を得ることができる。また、線形増幅器の数及びコンパレータ回路が検出する入力信号のレベル数を増やすことにより、対数変換特性を向上させることが可能である。

【 0 0 1 1 】

【発明の実施の形態】

次に本発明の実施形態について、図１～図８を参照しながら説明する。図１は、本発明の実施形態に係る対数増幅回路を説明するための概略回路図である。対数増幅回路は様々なアナログ電子回路に適用されるが、例えばビデオテープに記録された音声信号等を再生する際に、自動トラッキングを行うための制御信号を作成するために用いられる。本実施形態では、再生FMキャリア信号（周波数 $f_0=1.3\text{MHz}$ ）を直流検波した直流信号を対数変換することにより当該制御信号を

作成する回路を例として説明する。

【0012】

図1を参照すると、入力端子INに印加された再生FMキャリア信号(AC信号)は、全波整流回路10に供給され、全波整流が行われる。この全波整流回路10の出力は直流検波回路20に供給され、直流検波が施される。直流検波回路20は、バッファ21及び平滑コンデンサ22から構成されている。

【0013】

図2は、対数増幅回路の入力段の信号波形を示す図であり、図2(A)には、入力再生FMキャリア信号、図2(B)には全波整流回路10の出力信号、図2(C)には直流検波回路20の出力信号が示されている。

【0014】

直流検波回路20によって直流電圧信号に変換された再生FMキャリア信号 V_i は、更にバッファ23を介して、コンパレータ30及び線形増幅器群40の線形増幅器A1、A2、A3の各入力端子に供給される。

【0015】

ここで、線形増幅器A1、A2、A3は異なるゲインを有する。線形増幅器A1のゲインを G_1 、線形増幅器A2のゲインを G_2 、線形増幅器A3のゲインを G_3 とすると、 $G_1 > G_2 > G_3$ である。近似的に対数増幅器を構成するために、例えば本回路ではゲイン値としては、 $G_1 = 10$ 、 $G_2 = 1/2$ 、 $G_3 = 1/10$ に設定している。ここで、線形増幅器A1は文字通り増幅器として機能するが、線形増幅器A2、A3のゲインは1より小さいため、実質的には減衰器として機能する。

【0016】

コンパレータ30は直流検波回路20の出力レベル V_i (直流電圧信号に変換された再生FMキャリア信号)と参照電圧レベル V_1 、 V_2 とを比較し、3通りの比較結果 $V_i < V_1$ 、 $V_1 < V_i < V_2$ 、 $V_i > V_2$ に応じたレベル検出信号DSを出力する。

【0017】

このレベル検出信号DSは線形増幅器群40に供給される。これにより、 V_i

V_1 の場合は線形増幅器 A 1 が選択され、 $V_1 < V_i < V_2$ の場合は線形増幅器 A 2 が選択され、 $V_i > V_2$ の場合には線形増幅器 A 3 が選択されるように切り替えられる。こうして直流検波回路 2 0 の出力レベル V_i に応じて切り替えられた各線形増幅器 A 1, A 2, A 3 の出力はバッファ 5 0 を介して出力される。

【 0 0 1 8 】

図 3 に上述した構成の対数増幅回路の入出力特性図を示す。図 3 (A) に示すように、 $V_i < V_1$ の電圧領域では線形増幅器 A 1 が動作し、 $V_1 < V_i < V_2$ の電圧領域では線形増幅器 A 2 が動作し、 $V_i > V_2$ の電圧領域では線形増幅器 A 3 が動作するので、入力信号レベル V_i が大きくなるに従ってゲインが小さくなるように切り替えられる。したがって、総合的な入出力特性は折れ線近似による対数特性が得られる。図 3 (B) は横軸を対数スケールとして表した図であり、本発明の対数増幅回路の特性は破線で示された理想的な対数特性に近似されていることがわかる。また、コンパレータ 3 0 の参照電圧レベルの数、線形増幅器の数を増加させることにより、より細かな折れ線近似を行うことにより、理想的な対数特性に更に近づけることが可能である。

【 0 0 1 9 】

次に、上述した各回路ブロックの詳細な回路構成について説明する。

図 4 に、全波整流回路 1 0 の回路図を示す。図 4 において、NPN 型のトランジスタ TR 1 及び TR 2 は差動増幅器 1 1 を構成し、トランジスタ TR 1 のベース（入力端子 IN）に入力 AC 信号が印加される。トランジスタ TR 1 のコレクタと電源 V_{cc} の間に設けられた PNP 型トランジスタ TR 3 はトランジスタ TR 4 とカレントミラー回路を構成している。このカレントミラー回路の出力には更に NPN 型のトランジスタ TR 5 及び TR 6 から成る電流極性反転用のカレントミラー回路が設けられ、その出力であるトランジスタ TR 6 のエミッタはトランジスタ TR 2 のベースに接続されている。

【 0 0 2 0 】

また、トランジスタ TR 2 のベースには参照電圧 V_{ref1} がバッファ 1 2 及び抵抗 R 1 を介して印加されている。更にまた、PNP 型のトランジスタ TR 7 及び TR 8 から成るカレントミラー回路の出力、及び PNP 型のトランジスタ TR 9

及びTR10から成るカレントミラー回路の出力にはバッファ12及び抵抗R0を介して参照電圧Vref1が供給されている。

【0021】

次に、上述した構成の全波整流回路10の動作を概説する。入力AC信号が入力端子INに印加されると、トランジスタTR2のベースには同じAC信号が現れる（図中のA点）。いま、AC信号が正極性の場合（図中の実線で示した信号部分）、トランジスタTR6から抵抗R1へ電流I1が流れる。一方、トランジスタTR7及びTR8で構成されるカレントミラー回路から電流I1に応じた電流I2が抵抗R0へ流れ込む。そこで、 $R0 > R1$ と設定することにより抵抗R0の一端から電圧増幅された信号が出力される。

【0022】

一方、AC信号が負極性の場合（図中の破線で示した信号部分）、電流I1と逆方向に電流I3が流れる。電流I3はトランジスタTR12に流れる。NPN型のトランジスタTR12とTR13はカレントミラー回路を構成しているので、トランジスタTR13には電流I3に応じた電流I4が流れる。すると、トランジスタTR9及びTR10から成るカレントミラー回路から抵抗R0へ電流I4に応じた電流I5が流れる。トランジスタTR10のコレクタから電圧増幅した同極性の信号が出力される。したがって、この全波整流回路10は入力AC信号の正極性及び負極性信号成分を両方整流すると共に電圧増幅して出力することができる。

【0023】

次に、図5を参照しながらコンパレータ回路30の構成について説明する。PNP型のトランジスタTR21、TR22、TR23は差動増幅器31を構成する。トランジスタTR21のベースには入力信号（本実施形態の場合は、直流検波回路20の出力Vi）が供給される。

【0024】

電源Vccとアース間に接続された抵抗R11、R12、R13から構成される抵抗ストリング32は、参照電圧レベルV1、V2（ $V1 < V2$ ）を発生する。トランジスタTR22のベースにはトランジスタTR27を介して、そのエミッ

タから参照電圧レベル V_1 が供給される。また、トランジスタ TR_{23} のベースにはトランジスタ TR_{29} を介して、そのエミッタから参照電圧レベル V_2 が供給される。ただし、簡単のためトランジスタ TR_{27} , TR_{29} のベースエミッタ間電圧 V_{be} を無視している。

【0025】

トランジスタ TR_{22} のベースと電源 V_{cc} との間には PNP 型のトランジスタ TR_{28} が設けられている。一方、トランジスタ TR_{30} 及びトランジスタ 31 から成る差動増幅器 33 が設けられている。このトランジスタ TR_{30} には入力信号が印加され、トランジスタ TR_{31} のベースには参照電圧レベル V_2 が印加されている。差動増幅器 33 は入力信号が参照電圧 V_2 より大になったことを検出して、上記トランジスタ TR_{28} をオンさせ、トランジスタ TR_{22} のベース電圧を強制的に上昇させることによりトランジスタ TR_{22} をオフさせるために用いられる。すなわち、差動増幅器 33 及びトランジスタ TR_{28} は入力信号 V_i のレベルに応じてトランジスタ TR_{22} のレベルを可変するレベル可変回路を構成する。

【0026】

次に、上述したコンパレータ回路 30 の動作について説明する。いま、入力信号 V_i が参照電圧レベル V_1 より小さい時、トランジスタ TR_{21} のみがオンするように設定されているものとする。すると、トランジスタ TR_{21} のみに電流が流れる。この電流はコレクタ・ベース間がショートされたトランジスタ TR_{24} を介して、線形増幅器 A_1 の電流源トランジスタへ供給される。これにより、線形増幅器 A_1 のみが動作状態となる。

【0027】

次に、 $V_1 < \text{入力信号 } V_i < V_2$ である場合には、トランジスタ TR_{21} はオフし、トランジスタ TR_{22} のみがオンするため、トランジスタ TR_{22} のみに電流が流れる。この電流はコレクタ・ベース間がショートされたトランジスタ TR_{25} を介して、線形増幅器 A_2 の電流源トランジスタへ供給される。これにより、線形増幅器 A_2 のみが動作状態となる。

【0028】

次に、入力信号 V_i が更に上昇し、 $V_i > V_2$ となった場合、トランジスタ TR_{23} がオンするが、トランジスタ TR_{22} のベースには V_1 が供給されているために、トランジスタ TR_{22} がオン状態を維持してしまう。しかしながら、これを防止するために、上記のレベル可変回路によりトランジスタ TR_{22} のレベルを V_1 から高いレベルに変化させることによりトランジスタ TR_{22} のオフ状態を作り出している。

【0029】

さらに詳しく動作説明をすると、入力信号 V_i が V_2 より大となると、差動増幅器 33 のトランジスタ TR_{31} がオンする。すると、トランジスタ TR_{31} のコレクタに接続された抵抗 R_{32} に電流が流れ、トランジスタ TR_{32} のベース電圧が上昇し、トランジスタ TR_{32} がオンする。これにより、トランジスタ TR_{32} 及びトランジスタ TR_{32} のコレクタと電源 V_{cc} 間に接続された抵抗 R_{14} に電流が流れる。抵抗 R_{14} の一端に電圧降下が生じるため、トランジスタ TR_{28} のベース電位が下がり、トランジスタ TR_{28} がオンする。トランジスタ TR_{28} がオンすると、トランジスタ TR_{22} のベース電位が上昇するためトランジスタ TR_{22} はオフし、トランジスタ TR_{23} のみがオンするようになる。

【0030】

したがって、トランジスタ TR_{23} のみに電流が流れる。この電流はコレクタ・ベース間がショートされたトランジスタ TR_{26} を介して、線形増幅器 A3 の電流源トランジスタへ供給される。これにより、線形増幅器 A3 のみが動作状態となる。

【0031】

次に、図6及び図7を参照しながら線形増幅器 A1, A2, A3 の構成例について説明する。図6には線形増幅器 A1 の回路構成、図7には線形増幅器 A2 の回路構成を示す。なお、線形増幅器 A3 の構成は線形増幅器 A2 と同様である。

【0032】

図6において、トランジスタ TR_{40} 及び TR_{41} は差動トランジスタ対を構成しており、トランジスタ TR_{40} のベースに入力信号 V_i が印加される。トランジスタ TR_{41} のコレクタがベースに接続された出力トランジスタ TR_{55} の

エミッタから出力が取り出される。出力段には抵抗R50及び抵抗R51が設けられている。したがって、この線形増幅器A1のゲインG1は次式のように表される。

【0033】

$$G1 = (R50 + R51) / R51 \quad \dots (5)$$

また、TR50は差動トランジスタTR40及びTR41に電流を供給する電流源トランジスタであり、そのベースにはコンパレータ回路30からのレベル検出信号DSが供給される。具体的には、図5に示したコンパレータ回路30のトランジスタTR24のベースが電流源トランジスタTR50のベースに接続されることにより、トランジスタTR24と電流源トランジスタTR50とがカレントミラーを構成する。すなわち、コンパレータ回路30のトランジスタTR24からの電流に応じて、電流源トランジスタTR50に電流が供給され、線形増幅器A1は動作可能な状態となる。

【0034】

また、図7において、トランジスタTR42及びTR43は差動トランジスタ対を構成しており、トランジスタTR42のベースに入力信号Viが印加される。トランジスタTR43のコレクタがベースに接続された出力トランジスタTR56のエミッタから出力が取り出される。入力段には抵抗R52及び抵抗R53が設けられている。したがって、この線形増幅器A2のゲインG2は次式のように表される。G2<1であるから、線形増幅器A2は減衰器として機能する。

【0035】

$$G2 = R53 / (R52 + R53) \quad \dots (6)$$

また、TR51は差動トランジスタTR42及びTR43に電流を供給する電流源トランジスタであり、そのベースにはコンパレータ回路30からのレベル検出信号DSが供給される。具体的には、図5に示したコンパレータ回路30のトランジスタTR25のベースが電流源トランジスタTR51のベースに接続されることにより、トランジスタTR25と電流源トランジスタTR51とがカレントミラーを構成する。コンパレータ回路30のトランジスタTR25からの電流に応じて、電流源トランジスタTR50に電流が供給され、線形増幅器A2は動

作可能な状態となる。

【 0 0 3 6 】

次に、線形増幅器 A 1, A 2, A 3 の他の回路構成例について図 8 を参照しながら説明する。図 8 に示すように、出力トランジスタ T R 6 0 は 3 つの線形増幅器 A 1, A 2, A 3 において兼用されている。同様に出力トランジスタ T R 6 0 のエミッタに接続された電流源 I、トランジスタ T R 4 6 及び T R 4 7 で構成されるカレントミラー回路についても 3 つの線形増幅器 A 1, A 2, A 3 において兼用されている。これにより、図 6 及び図 7 に示したように 3 つの線形増幅器 A 1, A 2, A 3 を個別に設けた場合に比べて回路素子数を削減することができる。

【 0 0 3 7 】

【発明の効果】

本発明の対数増幅回路によれば、複数の線形増幅器を並列に設け、入力信号のレベルに応じて、複数の線形増幅器の中、いずれか 1 つの線形増幅器を動作させるように切り替えるようにしたので、近似的に対数変換特性が得られると共に、温度依存性を極力除去した対数増幅回路を得ることができる。

【図面の簡単な説明】

【図 1】

本発明の実施形態に係る対数増幅回路を示す概略回路図である。

【図 2】

本発明の実施形態に係る対数増幅回路の入力段の信号波形を示す図である。

【図 3】

本発明の実施形態に係る対数増幅回路の入出力特性を示す図である。

【図 4】

本発明の実施形態に係る全波整流回路の回路図である。

【図 5】

本発明の実施形態に係るコンパレータ回路の回路図である。

【図 6】

本発明の実施形態に係る線形増幅器の回路構成図である。

【図 7】

本発明の実施形態に係る線形増幅器の回路構成図である。

【図 8】

本発明の実施形態に係る線形増幅器の回路構成図である。

【図 9】

従来例に係る対数増幅回路を示す回路図である。

【図 1 0】

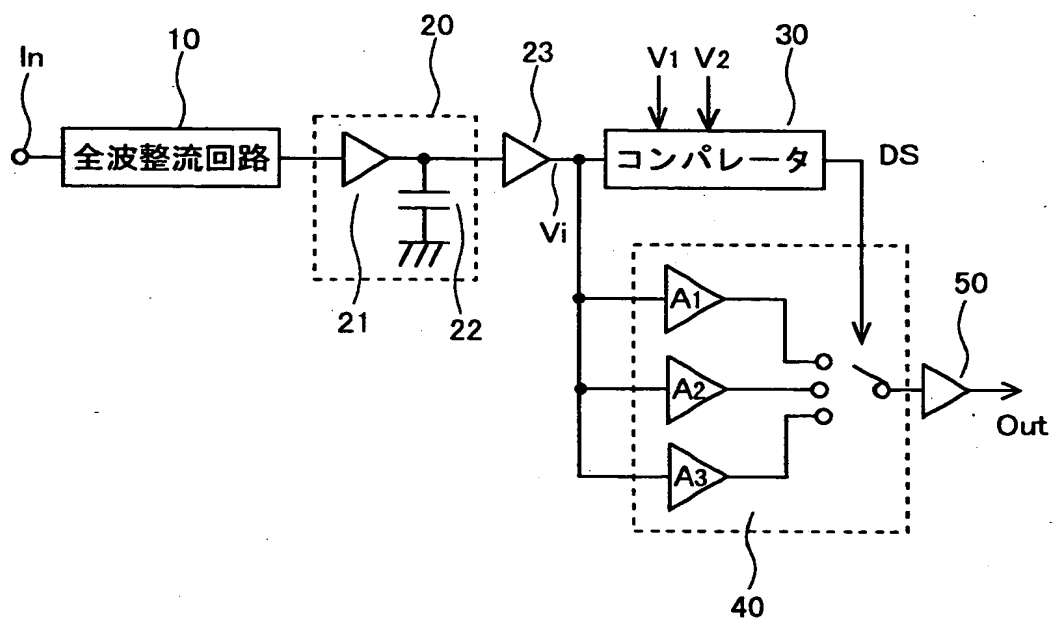
従来例に係る対数増幅回路の線形特性を示す図である。

【符号の説明】

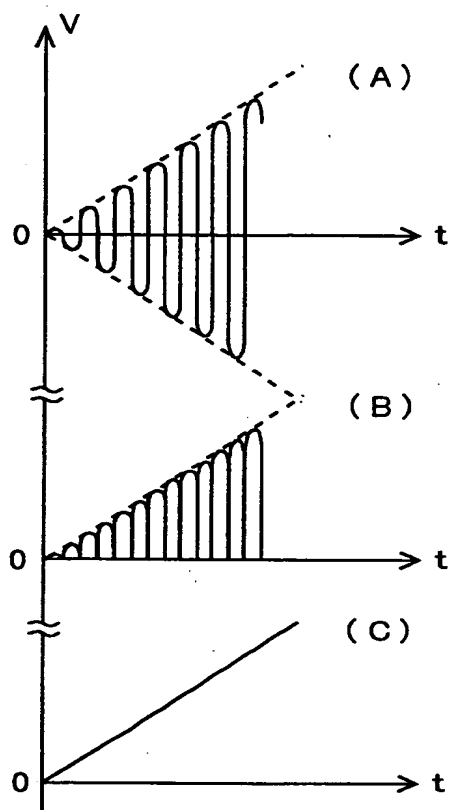
1 0	全波整流回路
1 1	差動増幅器
1 2	バッファ
2 0	直流検波回路
2 1, 2 3	バッファ
2 2	平滑コンデンサ
3 0	コンパレータ回路
3 1, 3 3	差動増幅器
3 2	抵抗ストリング
4 0	線形増幅器群
1 0 0	演算増幅回路
1 0 1	ダイオード
A 1 ~ A 3	線形増幅器
D S	レベル検出信号

【書類名】 図面

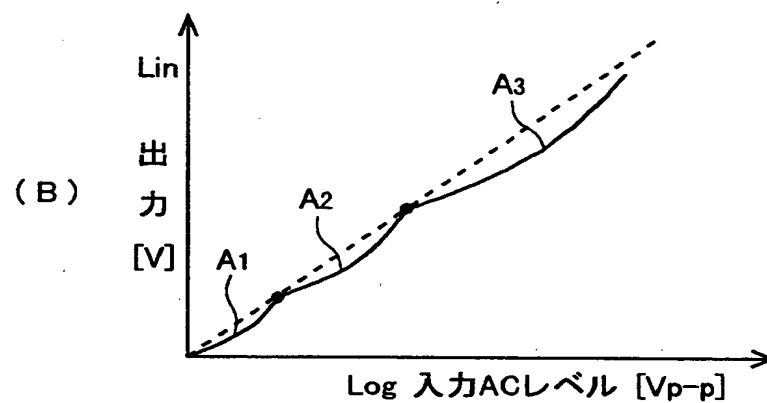
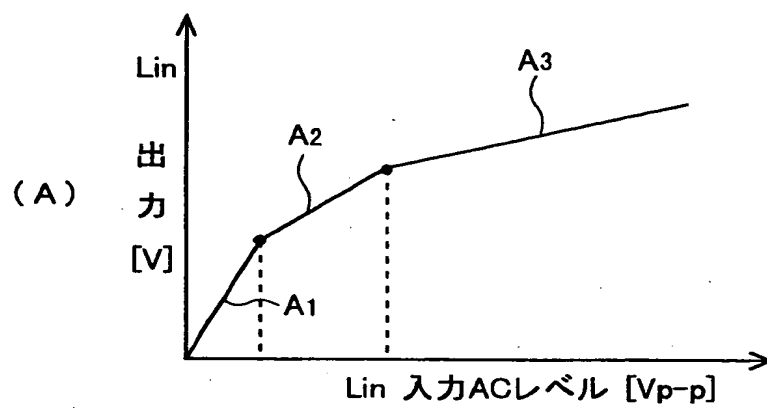
【図 1】



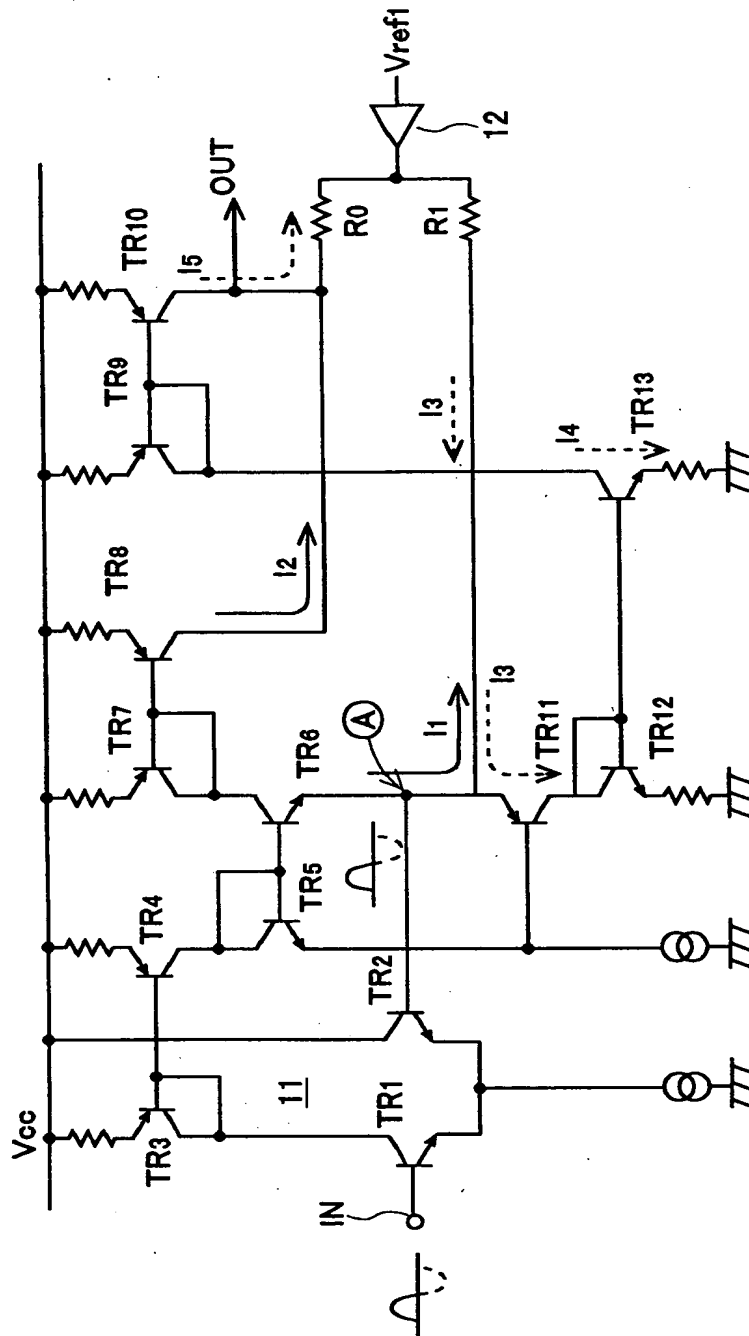
【図 2】



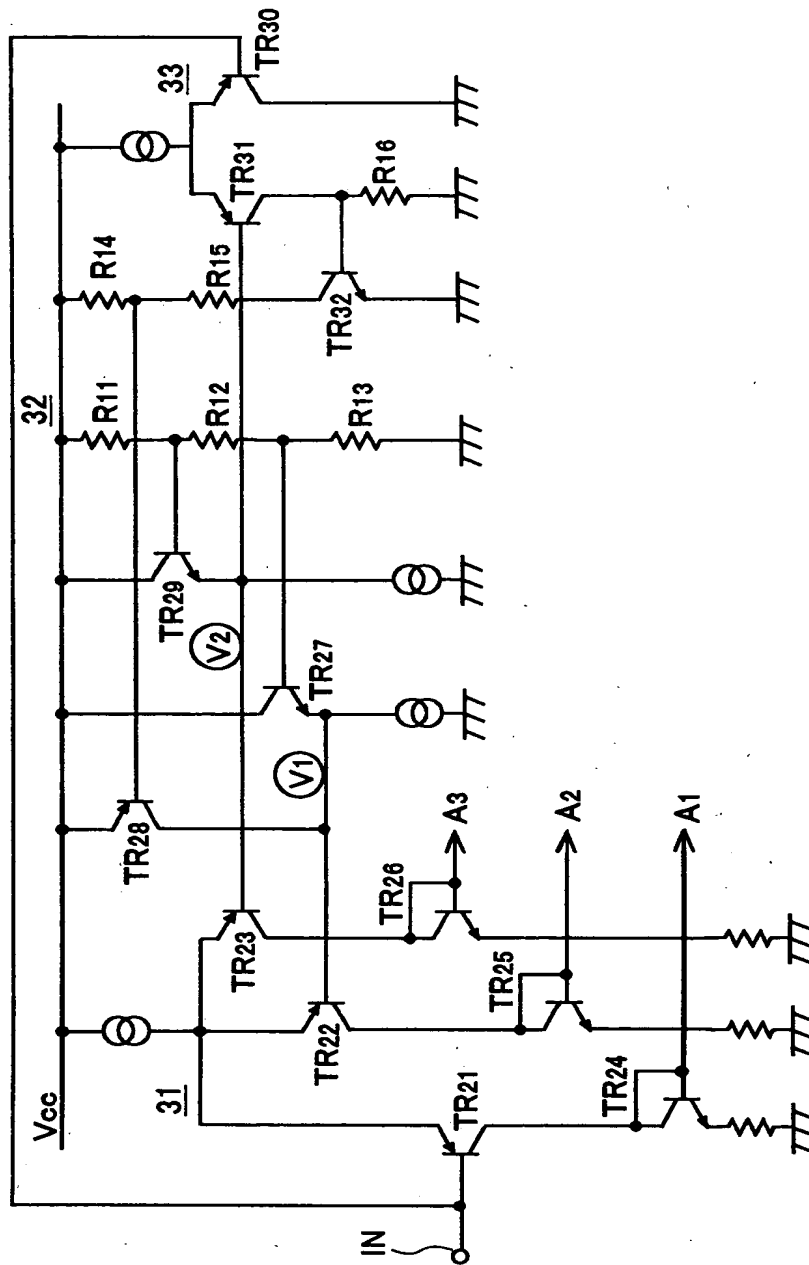
【図3】



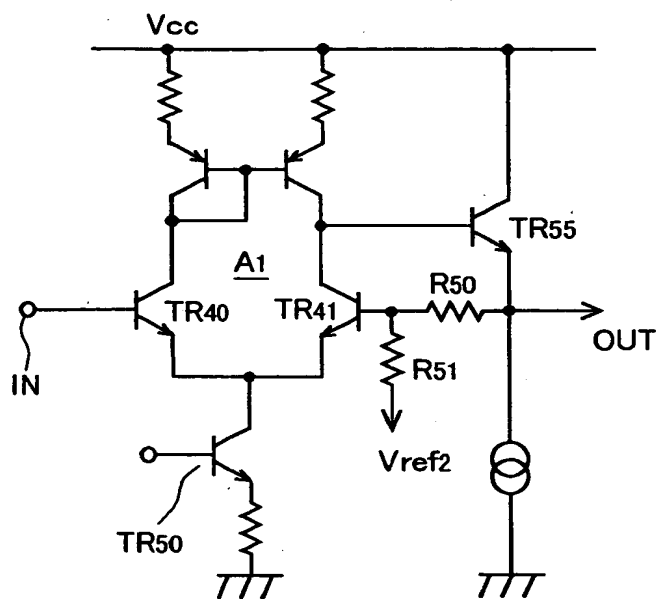
【図 4】



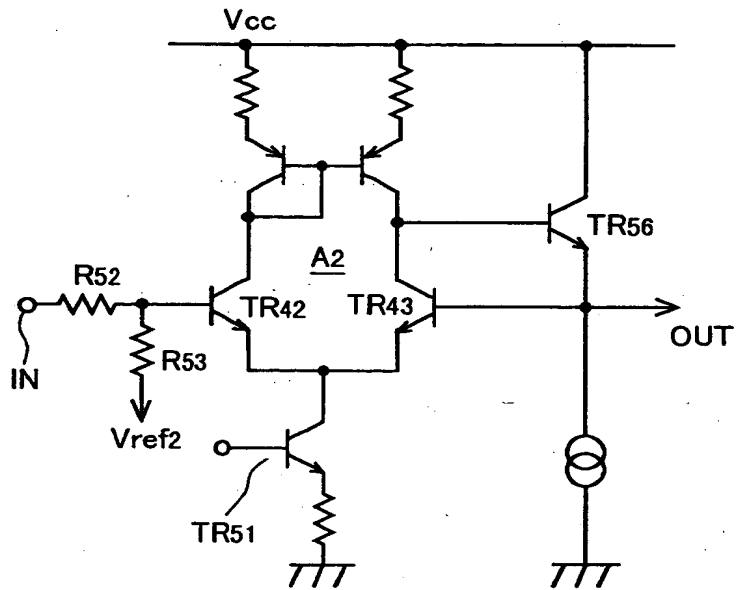
【図 5】



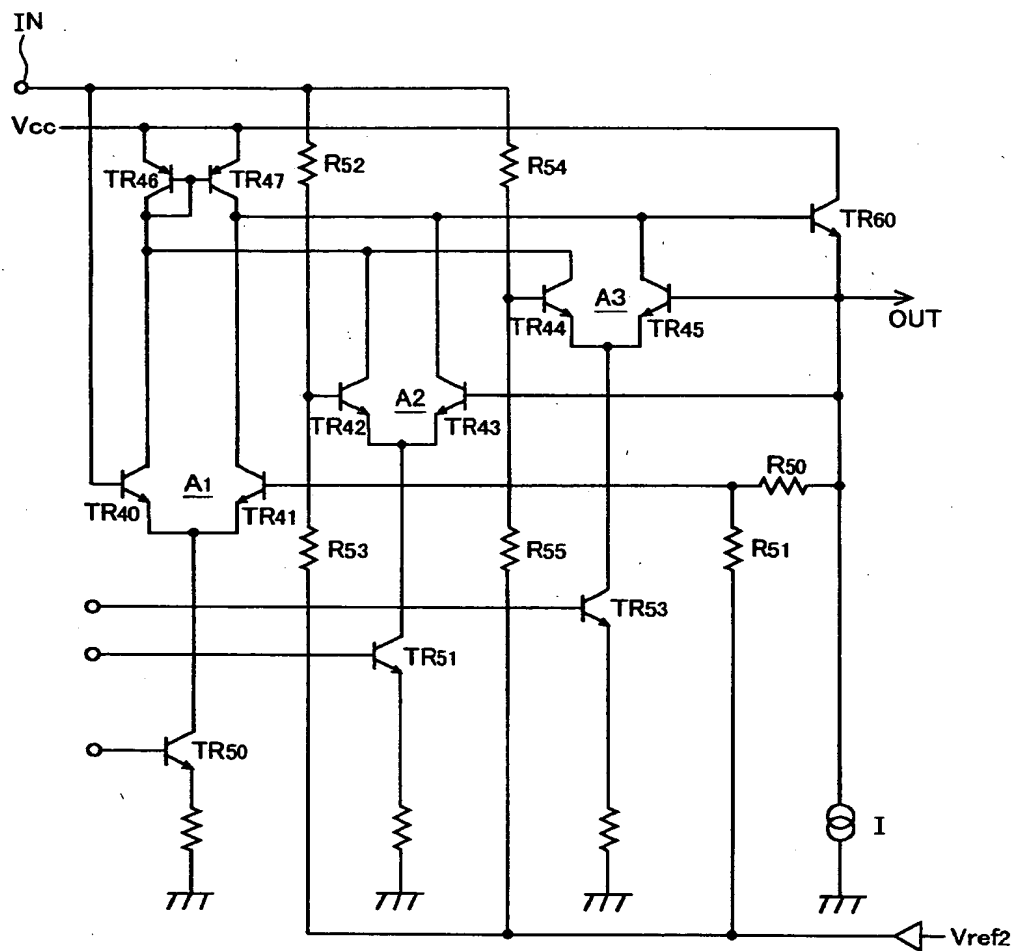
【図6】



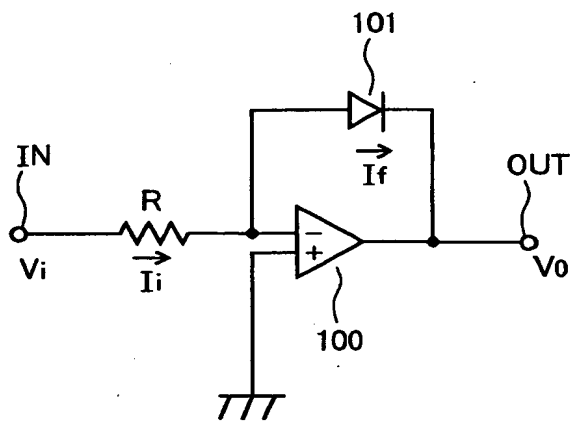
【図 7】



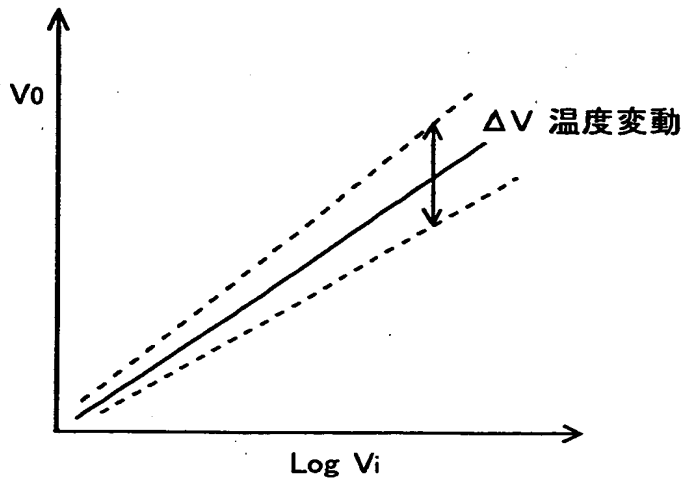
【図 8】



【図9】



【図10】



【書類名】 要約書

【要約】

【課題】 温度依存性を極力除去した対数増幅回路を実現する。

【解決手段】 複数の線形増幅器A1, A2, A3を並列に設け、入力信号をこれらの線形増幅器A1, A2, A3に印加すると共に、レベル検出を行うコンパレータ30に印加し、入力信号のレベルに応じて、いずれか1つの線形増幅器のみを動作させるように切り替えるようにした。

【選択図】 図1

出 願 人 履 歴 情 報

識別番号 [000001889]

1. 変更年月日	1993年10月20日
[変更理由]	住所変更
住 所	大阪府守口市京阪本通2丁目5番5号
氏 名	三洋電機株式会社